

## DAFTAR ISI

<b>HALAMAN JUDUL .....</b>	i
<b>LEMBAR PENGESAHAN .....</b>	ii
<b>HALAMAN PERNYATAAN ORISINALITAS .....</b>	iii
<b>LEMBAR PERSEMBAHAN .....</b>	iv
<b>ABSTRACT .....</b>	v
<b>ABSTRAK .....</b>	vi
<b>KATA PENGANTAR .....</b>	vii
<b>UCAPAN TERIMA KASIH .....</b>	viii
<b>DAFTAR ISI .....</b>	x
<b>DAFTAR GAMBAR .....</b>	xii
<b>DAFTAR TABEL .....</b>	xiv
<b>DAFTAR ISTILAH .....</b>	xv
<b>DAFTAR SINGKATAN .....</b>	xvi
<b>DAFTAR PERSAMAAN .....</b>	xvii
<b>BAB I PENDAHULUAN .....</b>	1
1.1 Latar Belakang .....	1
1.2 Tujuan .....	2
1.3 Rumusan Masalah .....	2
1.4 Batasan Masalah .....	2
1.5 Metodeologi Penelitian .....	3
1.6 Sistematika Penulisan .....	3
<b>BAB II DASAR TEORI .....</b>	5
2.1 <i>Multi-Carrier</i> .....	5
2.2 <i>OFDM</i> .....	5
2.3 CDMA .....	6
2.4 MC-CDMA .....	7
2.5 Mapping dan Demapping .....	8
2.6 Copier dan Decopier .....	9
2.7 Spreading dan Despreading .....	9
2.8 Invers/Fast Fourier Transform (I/FFT) .....	10
2.9 FPGA (Field Programming Gate Array) .....	14

<b>BAB III PERANCANGAN DAN SIMULASI SISTEM MC-CDMA</b>	16
3.1    Pemodelan Sistem MC-CDMA.....	16
3.1.1    Diagram alir perancangan dan pemodelan sistem MC-CDMA.....	16
3.1.2    Model dan Parameter sistem MC-CDMA.....	18
3.1.3    Perancangan sistem MC-CDMA pada MATLAB.....	20
3.1.4    Perancangan tiap blok sistem MC-CDMA.....	20
3.1.5    Perancangan Blok Transformasi <i>Fourrier</i> .....	25
3.2    Simulasi Sistem MC-CDMA.....	28
3.2.1    Simulasi Sistem MC-CDMA pada MATLAB 7.8.0 (R2009a).....	28
3.2.2    Simulasi Sistem MC-CDMA pada ModelSim.....	33
<b>BAB IV REALISASI DAN ANALISIS SISTEM</b>	43
4.1    Sintesis pada Xilinx-ISE.....	43
4.2    Realisasi algoritma pada FPGA.....	48
4.3    Hasil realisasi sistem MC-CDMA pada FPGA.....	50
<b>BAB V KESIMPULAN DAN SARAN</b>	56
5.1 <b>KESIMPULAN</b> .....	56
5.2 <b>SARAN</b> .....	56
<b>DAFTAR PUSTAKA</b> .....	xviii
<b>LAMPIRAN A</b>	
<b>LAMPIRAN B</b>	
<b>LAMPIRAN C</b>	
<b>LAMPIRAN D</b>	