

**PERANCANGAN DAN IMPLEMENTASI
MODULATOR 16 QAM UNTUK DVB-C BERBASIS FPGA**

***(DESIGN AND IMPLEMENTATION FPGA BASED 16-QAM MODULATOR
FOR DVB-C)***

TUGAS AKHIR

Diajukan sebagai syarat untuk memperoleh gelar
Sarjana Teknik pada program studi Teknik Telekomunikasi
Institut Teknologi Telkom

Oleh :

PRIMA MERLIYASARI

111108061



**INSTITUT TEKNOLOGI
TELKOM**

**FAKULTAS ELEKTRO DAN KOMUNIKASI
INSTITUT TEKNOLOGI TELKOM
BANDUNG
2013**