

 INSTITUT TEKNOLOGI TELKOM	<b>INSTITUT TEKNOLOGI TELKOM</b>	No. Dokumen	ITT-AK-FEK-PTT-FM-001/004
	<b>Jl. Telekomunikasi No.1 Ters. Buah Batu Bandung 40257</b>	No. Revisi	00
	<b>FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR</b>	Berlaku efektif	02 Mei 2011

**DESAIN DAN REALISASI *MODULATOR OFDM***  
**(*ORTHOGONAL FREQUENCY DOMAIN MULTIPLEXING*)**  
**UNTUK JARINGAN JALA-JALA LISTRIK TEGANGAN RENDAH**  
**BERBASIS FPGA**

*( Design and Realization OFDM (Orthogonal Frequency Domain Multiplexing)*  
*Modulator for Low Voltage Powerline Communication System Based on FPGA )*

Telah disetujui dan disahkan sebagai Tugas Akhir  
 Program SI Teknik Telekomunikasi Fakultas Elektro dan Komunikasi  
 Institut Teknologi Telkom

Oleh :  
**WICAKSONO WIDIATMOKO**  
**111108064**

Bandung, Januari 2012  
 Disetujui dan disahkan oleh :

**Pembimbing I**

**Pembimbing II**

**Basuki Rahmat, Ir., M.T.**

**Denny Darlis, S.Si.,M.T.**

**99630167-1**

**10770726-3**