

Lembar Pengesahan

**Perbandingan Bahasa Pendeskripsian Perangkat Keras :
SystemC Terhadap Verilog
Dengan Studi Kasus : Single-Purpose Processor
untuk Least Common Multiple**

**Hardware Description Language Comparison :
SystemC to Verilog
with Study Case : Single-Purpose Processor
for Least Common Multiple**

**Janita Kinsi
113050125**

Tugas Akhir ini telah diterima dan disahkan
untuk memenuhi sebagian dari syarat
untuk memperoleh gelar Sarjana Teknik
Fakultas Informatika
IT TELKOM

Bandung, September 2009

Menyetujui

Pembimbing

Maman Abdurohman, ST., MT
NIP: 99750180