

DAFTAR ISI

Lembar Pernyataan Orisinalitas	ii
Abstrak	iii
Abstract	iv
Kata Pengantar	v
Ucapan Terima Kasih	vi
Daftar Isi	viii
Daftar Gambar	x
Daftar Tabel	xiii
Daftar Singkatan	xiv
Daftar Istilah	xv
BAB I Pendahuluan	1
1.1 Latar Belakang.....	1
1.2 Tujuan.....	2
1.3 Rumusan Masalah	2
1.4 Batasan Masalah	2
1.5 Metodologi Penelitian	3
1.6 Sistematika Penulisan.....	4
BAB II Dasar Teori	5
2.1 <i>Power Line Communication (PLC)</i>	5
2.2 Sistem Komunikasi <i>Full Duplex</i>	9
2.3 <i>Frequency Division Duplexing (FDD)</i>	10
2.4 <i>Coupling Circuit</i> pada <i>Power Line Communication</i>	11
2.5 Filter	14
2.6 Modulasi FSK	17
BAB III Perancangan Dan Implementasi Sistem	18
3.1 Proses Perancangan	18
3.2 Spesifikasi Sistem.....	20
3.3 Rancangan Rangkaian	20
3.4 <i>Signal Generator</i>	22
3.5 Modulator FSK.....	24

3.6	<i>Power Amplifier</i>	26
3.7	Kopling Optik.....	28
3.8	Filter Pendukung.....	29
3.9	Demodulator FSK.....	31
BAB IV	Pengukuran Dan Analisis Hasil Realisasi	34
4.1	Pengukuran <i>Half Duplex</i>	33
4.2	Pengukuran <i>Full Duplex</i>	43
4.3	Pengukuran Parameter Kinerja Sistem.....	46
BAB V	Penutup	48
5.1	Kesimpulan	48
5.2	Saran	49
	Daftar Pustaka	50