

DAFTAR ISI

LEMBAR PENGESAHAN.....	ii
LEMBAR ORISINALITAS	iii
ABSTRAK.....	iv
ABSTRACT.....	v
KATA PENGANTAR.....	vi
UCAPAN TERIMA KASIH.....	vii
DAFTAR ISI.....	ix
DAFTAR GAMBAR.....	xii
DAFTAR TABEL	xiv
DAFTAR ISTILAH	xv
DAFTAR LAMPIRAN	xvi
BAB I PENDAHULUAN	1
1.1. Latar Belakang	1
1.2. Perumusan Masalah.....	2
1.3. Tujuan	2
1.4. Batasan Masalah.....	3
1.5. Metode Penyelesaian Masalah.....	3
1.6. Sistematika Penulisan.....	4

BAB II LANDASAN TEORI.....	5
2.1. ATMEGA 8535.....	5
2.2. Gerbang Logika.....	10
2.2.1. Gerbang AND (AND GATE)	11
- IC 74LS11	12
2.2.2. Gerbang OR (OR GATE)	12
- IC 74LS32	13
2.2.3. Gerbang NOT (NOT GATE)	13
- IC 74LS14	14
2.2.4. Gerbang NAND (NAND GATE)	14
- IC 74LS10	15
- IC 74LS37	16
- IC 74LS132	16
2.2.5. Gerbang NOR (NOR GATE)	16
- IC 74LS27	17
2.2.5. Gerbang XOR (XOR GATE)	17
- IC 74LS86	18
- IC 74LS136	19
2.3. LCD.....	19
2.4. Power Supply	21
2.5. Code Vision AVR	21
2.6. EAGLE	22
BAB III PERANCANGAN.....	23
3.1. Diagram Blok Sistem	23
3.2. Prinsip Kerja	24
3.3. Perancangan Hardware.....	24
3.4. Flowchart Sistem.....	28
3.5. Perancangan Program.....	29

BAB IV PENGUJIAN DAN ANALISA	30
4.1. Pengujian Port Sismin	30
4.2. Pengujian Menggunakan Multimeter	31
4.3. Pengujian Menggunakan Tester IC Digital	31
4.4. Pengujian Catu Daya	32
4.5. Perbandingan Pengujian	33
4.6. Perbandingan dengan MOS	34
BAB V KESIMPULAN DAN SARAN	36
5.1 Kesimpulan	36
5.2 Saran.....	37
DAFTAR PUSTAKA	
LAMPIRAN A	
LAMPIRAN B	
LAMPIRAN C	
LAMPIRAN D	
LAMPIRAN E	
LAMPIRAN F	