

**PERANCANGAN DAN IMPLEMENTASI SISTEM PEMBLOKIR FREKUENSI
UNTUK PENERIMA TELEVISI ANALOG**

*DESIGN AND IMPLEMENTATION FREQUENCY BLOCKER SYSTEM FOR ANALOG
TELEVISION RECEIVER*

PROYEK AKHIR

Disusun sebagai salah satu syarat untuk memperoleh gelar Ahli Madya pada program
Diploma-3 Teknik Telekomunikasi Fakultas Elektro dan Komunikasi
Institut Teknologi Telkom

Oleh :

BAMBANG ARDIANSYAH

611100050



INSTITUT TEKNOLOGI
TELKOM

FAKULTAS ELEKTRO DAN KOMUNIKASI

INSTITUT TEKNOLOGI TELKOM

BANDUNG

2013