

**PERANCANGAN DAN IMPLEMENTASI TURBO DECODER
PADA TEKNOLOGI *LONG TERM EVOLUTION (LTE)*
BERBASIS *FIELD PROGRAMMABLE GATE ARRAY (FPGA)***
*(Design And Implementation Turbo Decoder For Long Time Evolution (LTE)
Technology Based On Field Programmable Gate Array (FPGA))*

TUGAS AKHIR

Diajukan untuk syarat memperoleh gelar Sarjana Teknik
Program Sarjana (S1) Teknik Telekomunikasi
Universitas Telkom

Oleh :

AHMAD EKO ARDIANTO
1101101198



**FAKULTAS TEKNIK ELEKTRO
UNIVERSITAS TELKOM
BANDUNG
2014**